

佐野徹

東芝デバイス&ストレージ（株）デバイス&ストレージ研究開発センター エンベデッドコア技術開発部 主務

2007年 慶應義塾大学 理工学部 情報工学科卒業

2009年-2011年 慶應義塾大学院 理工学研究科 開放環境科学専攻 コンピュータサイエンス専修
天野研究室にて、ダイナミックリコンフィギュラブルプロセッサに関する研究に従事

「Fine Grain Partial Reconfiguration for energy saving in Dynamically Reconfigurable Processors.」
(FPL 2009) 等発表。

2009年 株式会社東芝セミコンダクター入社。半導体研究開発センター（現東芝デバイス&ストレージ社、
デバイス&ストレージ研究開発センター）にて、主に車載向けの SoC 向けのマルチプロセッサシステム、
画像認識・処理アクセラレータ等ハードウェアに関する研究開発に従事。

2018年より、情報処理学会システム・アーキテクチャ研究会運営委員